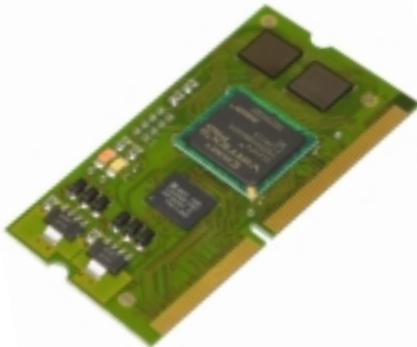


## Embedded PowerPC



Der High-Performance Embedded Controller ist ein steckbares Prozessor-Modul in Form eines SODIMM-Modules. Auf dem Modul befindet sich ein komplettes Prozessor-System mit Flash, SDRAM, einer PowerPC CPU mit 300MHz Taktrate und einem FPGA. Der Kern des Modules bildet ein Virtex-II Pro FPGA mit integriertem PowerPC 405 Prozessor. Der FPGA bietet freie Ressourcen für zusätzliche kundenspezifische Logik-Schaltungen.

Technische Daten	PPC-Modul 103341
CPU	RISC-CPU PowerPC 405 GPR
Cache	32 k (Level 1)
Bus (SDRAM)	88MHz, 32 Bit
FPGA	6700 Logik Zellen
Memory	28 x 2 kByte DP-RAM
Betriebssystem	32 ... 128 MByte SDRAM
Prozessorbus	4 MByte Flash-PROM
Freie I/Os für Logik-Schaltungen	Echtzeitfähig, Multitaskingfähig
Interrupt	16-Bit Daten
Programmiersprache	21-Bit Adressen
Tools	36
Kühlung	ja (32)
Spannungsversorgung	C++, Anweisungsliste
Stecker	Entwicklungsumgebung, Variablen-Logger, Variablen-Explorer, usw.
Abmessungen	Passiv
	3.3V
	SODIMM
	32 x 67.5 mm

Sämtliche Indel Entwicklungs-Tools wie IMD und Logger sowie Betriebssysteme laufen auf dem Embedded-CPU Modul. Über den 16-Bit Peripherie-Bus wird das Modul in die kundenseitige Schaltung integriert.

Weitere Installationshinweise finden Sie in der Indel Aufbau-Richtlinie und in der Indel-Verdrahtungsrichtlinie.

Rev. 0504

## PPC-Board



## FPGA-Module

Folgende FPGA-Module sind bereits implementiert worden und können nach belieben verwendet werden.

- INFO-Link Sequenzer
- IMP-Bus Sequenzer
- SDRAM Controller
- UART
- DMA-Controller
- 16-Bit Peripherie-Bus

Bestell-Nr. PPC-Board 103341