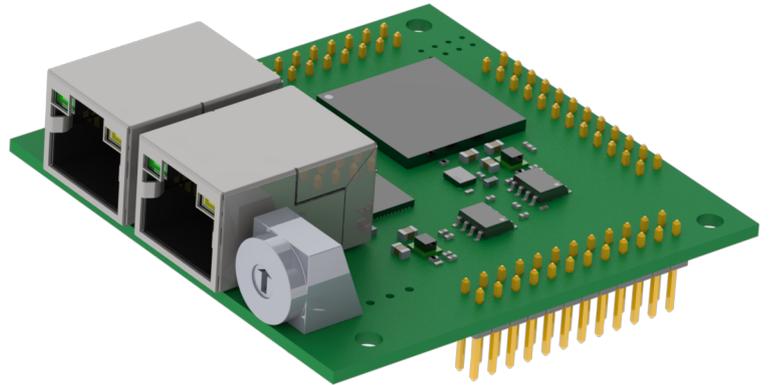


## GIN-TTL

# Digital- Interface



- ➔ 60 frei konfigurierbare GPIOs
- ➔ Universell, flexibel, kostengünstig
- ➔ Anschlüsse mit Stiftleisten oder Buchsenleisten

Facts	
Digitale 3,3V Eingänge und Ausgänge Total	60 I/O
I/O Signaling Standard	LVC MOS
Spannungspegel	3,3 V
Max. Ausgangsstrom pro Ausgang	4 mA
Ausgangsbeschaltung	Tri-State
FPGA	Xilinx Spartan6
Schnittstellen	1 × GinLink Eingang 1 × GinLink Ausgang
Abmessungen	mit Stiftleisten 60x60x25 mm (LxBxH) mit Buchsenleisten 60x60x20 mm (LxBxH)
Logikspeisung	3,3VDC ± 10 %
Stromaufnahme	min. 180 / typ. 250 / max. 350 mA

Das GIN-TTL ist ein universell einsetzbares digitales I/O-Modul. Die Karte beinhaltet 60 Eingänge oder Ausgänge mit LVCMOS-Pegel.

Das Modul ist als Aufsatz für Printmontage konzipiert. Mit der Standard Firmware stehen 60 frei konfigurierbare GPIOs zur Verfügung.

Durch kundenspezifische FPGA-Firmware können zusätzliche Funktionen eingebaut werden; z.B. Interrupt Ein- und Ausgänge.

Mit dem GIN-TTL Modul existiert somit eine sehr flexible und kostengünstige Schnittstelle zwischen bestehenden Fremdgeräten und dem GinLink.